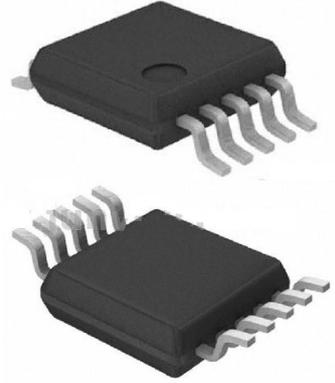


## 2.5V 到 5.5V 10Bit 四通道数模转换器

### 产品简述

MS5314是一款10bit四通道输出的电压型DAC，接口可以兼容TMS320、SPI、QSPI和Micro wire串口。MS5314数据有16bit，包括DAC通道地址、控制字节和10bit DAC数据。MS5314电源范围是2.5V到5.5V。

MS5314 封装为 MSOP10。



MSOP10

### 主要特点

- 10bit 精度
- 建立时间 3us
- 低功耗，5V 时 8mW，3V 时 3.6mW
- 集成 REF 缓冲器
- 集成输出 buffer
- 软件 Power down
- 电源电压：2.5V~5.5V

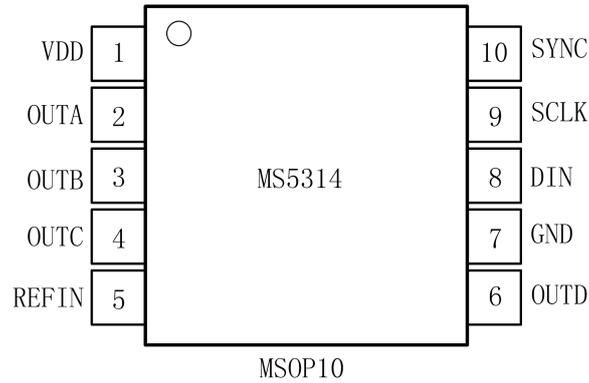
### 应用

- 数字伺服系统控制
- 数字补偿和增益调节
- 工业过程控制
- 机械和移动控制设备
- 大容量存储设备

### 产品规格分类

产品	封装形式	丝印名称
MS5314	MSOP10	MS5314

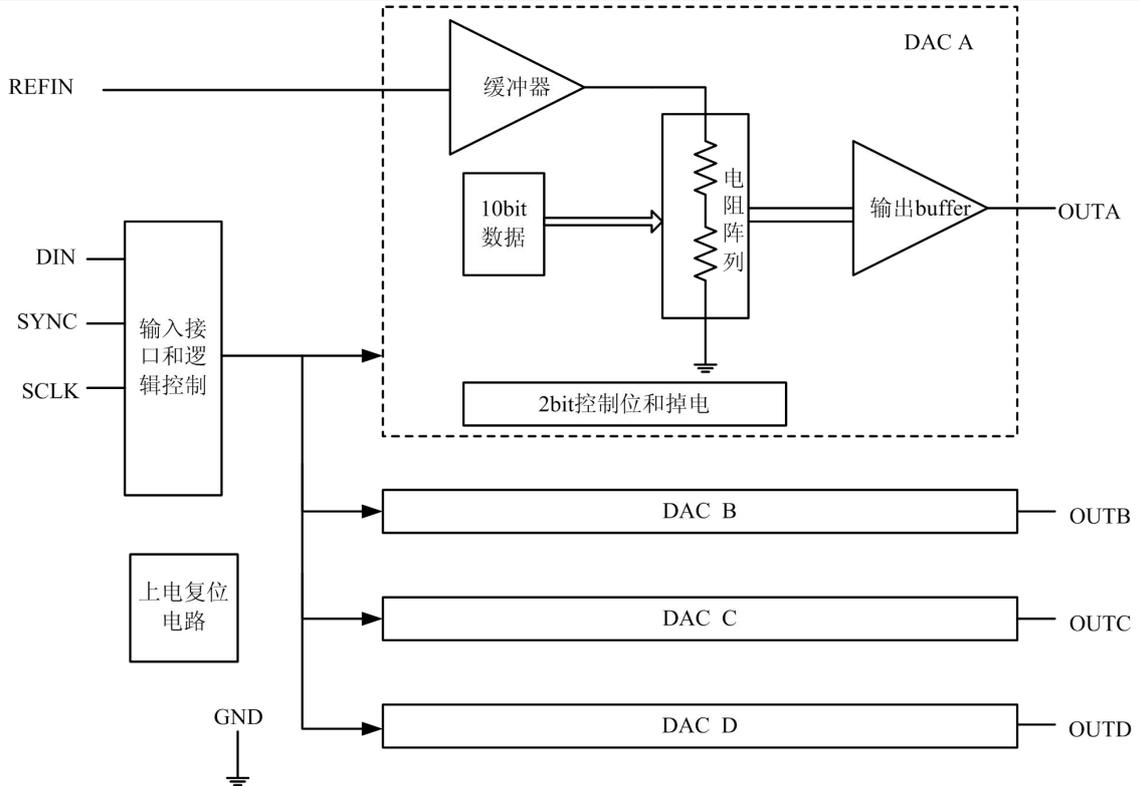
### 管脚排列图



### 管脚排列

管脚编号	管脚名称	管脚属性	管脚描述
1	VDD	--	电源
2	OUTA	O	通道 A 模拟输出
3	OUTB	O	通道 B 模拟输出
4	OUTC	O	通道 C 模拟输出
5	REFIN	I	参考输入电压
6	OUTD	O	通道 D 模拟输出
7	GND	--	地
8	DIN	I	串行数据输入
9	SCLK	I	串行数字时钟输入
10	SYNC	I	帧同步输入信号

内部框图



## 极限参数

参数	符号	参数范围	单位
电源电压	VDD	-0.3~+7	V
输入数字电压范围	VIN	-0.3~VDD+0.3	V
基准输入电压范围	VREFIN	-0.3~VDD+0.3	V
工作温度范围	TA	-40~+105	°C
存储温度范围	Tstg	-60~+150	°C
最大结温	Jt	150	°C
焊接温度		260	°C

## 电气参数

### 推荐工作条件

参数		最小值	典型值	最大值	单位
电源电压	5V 供电	4.5	5	5.5	V
	3V 供电	2.7	3	3.3	
数字输入高电平 VIH	VDD=2.7V	2			V
	VDD=5.5V	2.4			
数字输入低电平 VIL	VDD=2.7V			0.6	V
	VDD=5.5V			1	
基准电压	(见注 1)			VDD-1.5	V
负载电阻		2	10		KΩ
负载电容				100	pF
SCLK 速率				20	MHz

注 1: 大于 VDD/2 的输入电压会导致在大的 DAC 输入码时输出饱和。

**静态 DAC 参数**

参数		测试条件	最小值	典型值	最大值	单位
精度				10		bits
微分线性 (DNL)		见注 2		±0.5	±1	LSB
积分线性 (INL)		见注 3		±0.5	±1	LSB
零点失调		见注 4			±3	mV
零点失调温漂		见注 5		-12		ppm/°C
增益误差		见注 6		±0.15	±3	%of FS voltage
增益误差温漂		见注 7		12		ppm/°C
PSRR	零点	见注 8 和注 9		-80		dB
	满幅			-80		dB

注：2 相对精度或集成非线性度（INL）指线性误差，是除去零点误差和满幅误差的输出相对于理想输出的最大偏差。

3 微分非线性（DNL）即微分误差，指毗邻 LSB 的最大幅度变化。

4 零点失调指数字输入为零时的模拟输出。

5 零点失调温漂指数字输入为零时的模拟输出的随温度的变化。

6 增益误差指除去零点失调之后模拟输出和理想输出的偏差。

7 增益误差温漂指除去零点失调之后模拟输出和理想输出的偏差随温度的变化。

8 零点电源抑制比指当数字输入全零时，VDD 变化  $5\pm 0.5V$  和  $3\pm 0.3$  导致输出的变化。

9 满幅输出电源抑制比指当数字输入全高电平时，VDD 变化  $5\pm 0.5V$  和  $3\pm 0.3V$  导致输出的变化。

**DAC 输出参数**

参数	测试条件	最小值	典型值	最大值	单位
输出电压	RL=10KΩ	0		VDD-0.4	V
输出负载调整精度	RL=2KΩ到 10KΩ		0.1	0.25	%of FS

**参考输入电压参数**

参数	测试条件	最小值	典型值	最大值	单位
输入电压范围	见注 10	0		VDD-1.5	V
输入电阻			10		MΩ
基准馈通	REFIN=1Vpp(1KHz)+1.024 V (注 11)		-75		dB
基准输入带宽	REFIN = 0.2Vpp+1.024V (大信号)		1		MHz

注：10 基准输入电压超过 VDD/2 会带来输出饱和失真。

11 基准馈通指当输出数字全零，且 REF<sub>IN</sub> = 1Vpp (1 kHz) + 1.024V 时的模拟输出抑制比。

**数字输入参数**

参数	测试条件	最小值	典型值	最大值	单位
数字输入高电平电流	V <sub>I</sub> =VDD			±1	uA
数字输入低电平电流	V <sub>I</sub> =0V			±1	uA
输入电容			3		pF

参数	测试条件	最小值	典型值	最大值	单位
电源电流	5V 供电，无负载，加 CLOCK，输入接 0V 或 VDD		1.6	2.4	mA
	3V 供电，无负载，加 CLOCK，输入接 0V 或 VDD		1.2	1.6	mA
掉电电流			10		nA

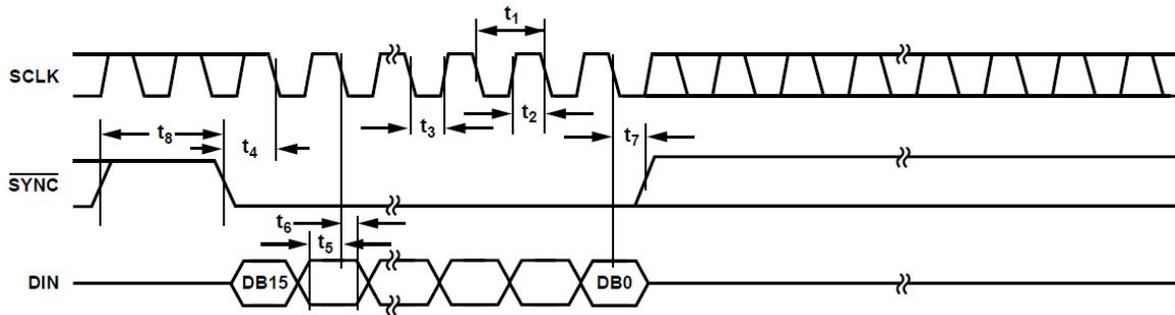
**功耗参数**
**模拟输出动态参数**

参数	测试条件	最小值	典型值	最大值	单位
SR	CL=100pF, RL=10KΩ, Vo=10%到90%, Vref=2.048, 1.024		5		V/us
T <sub>s</sub>	到±0.5LSB, CL=100pF, RL=10KΩ		3	5.5	V/us
T <sub>s</sub> (c)	到±0.5LSB, CL=100pF, RL=10KΩ		1		us
毛刺能量	从 1FF 到 200		10		nV-sec
SNR	3V 下 REF <sub>IN</sub> =1.024; 5V 下 REF <sub>IN</sub> =2.048; fs=400KSPS, fout=1.1KHz 正弦波, CL=100pF, RL=10KΩ, BW=20KHz		74		dB
S/(N+D)			66		
THD			-68		
SFDR			70		

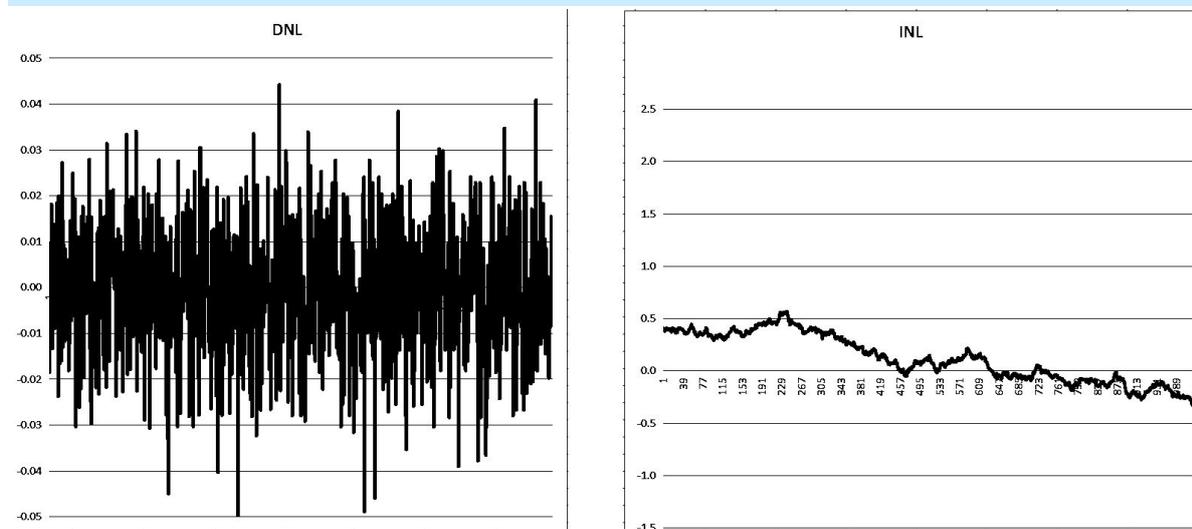
数字输入时序参数

参数	测试条件和标注	最小和最大时间参数		单位
		VDD=2.5V-3.6V	VDD=3.6V-5.5V	
t1	SCLK 周期	40	33	ns(min)
t2	SCLK 高电平时间	16	13	ns(min)
t3	SCLK 低电平时间	16	13	ns(min)
t4	SYNC 到 SCLK 下降沿的建立时间	16	13	ns(min)
t5	数据建立时间	5	5	ns(min)
t6	数据保持时间	4.5	4.5	ns(min)
t7	SCLK 下降沿到 SYNC 上升沿时间	0	0	ns(min)
t8	最小 SYNC 高电平时间	80	33	ns(min)

时序图



典型曲线图



## 应用说明

### 总体功能

MS5314 是一个 10bit 单电源的数模转换器，其架构采用电阻阵列结构，集成了串行接口、速率和关断逻辑控制、基准输入缓冲器、电阻串和输出轨到轨 buffer。

输出电压可以表示为：

$$V_{out} = \frac{V_{REF} D}{2^N}$$

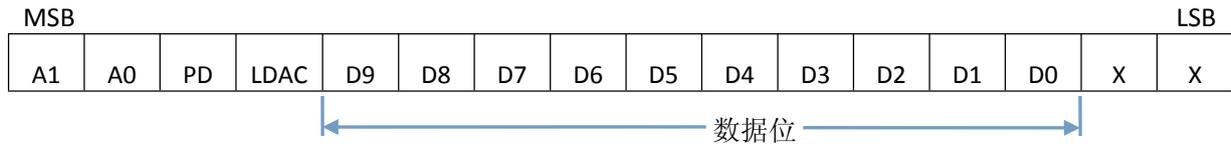
其中：D 表示输入到数模转换器的码的十进制值；

N 表示转换器的精度；

### 串行接口

MS5314 数字输入接口采用通用的 3 线串口方式，最高工作频率可达 30MHz。且可兼容标准 SPI、QSPI、MICROWIRE 和 DSP 接口。

MS5314 的数据字有两部分构成：控制位（D15~D12）和数字位（D9~D0）。如下图所示：



A1、A0 为内部 DAC 通道地址选择位，真值表如下：

A1	A0	DAC 地址
0	0	DAC-A
0	1	DAC-B
1	0	DAC-C
1	1	DAC-D

PD: 1 为正常工作模式；0 为掉电模式，DAC 输出 buffer 为高阻态；

LDAC: 1，更新当前地址的数据输入寄存器，但不更新 DAC 寄存器；

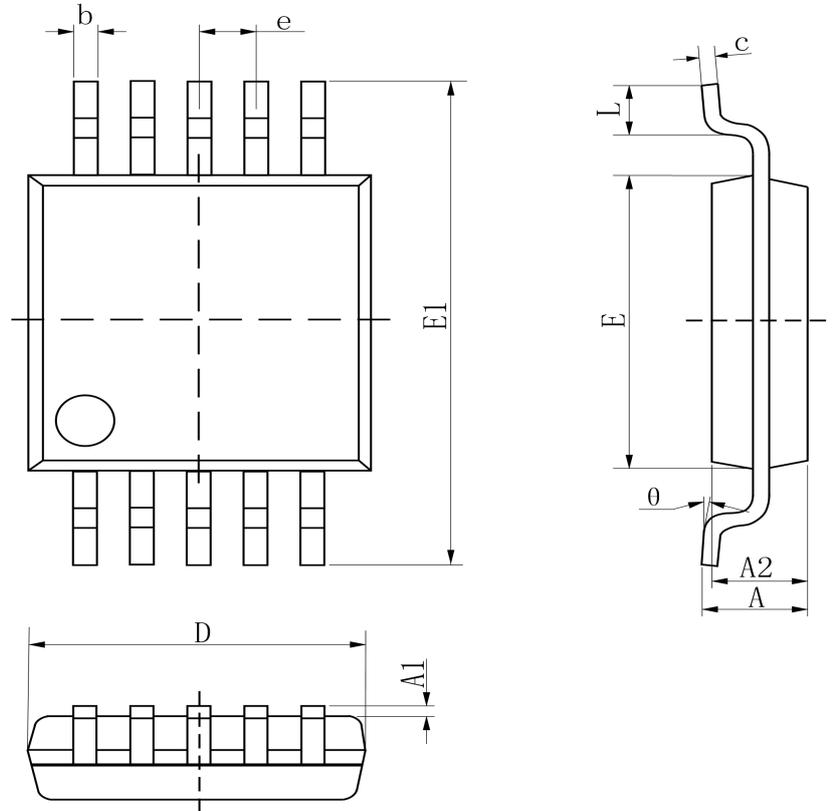
0，根据当前四个 DAC 寄存器同时更新到输出；

### 电源供电旁路和地管理

印刷电路板最好的地连接应该将 DAC 地端连接在系统的模拟地板面，以此确保地电流能够很好的管理。一个 0.1uF 的陶瓷电容旁路应该接在 VDD 和 GND 之间，并且安装在离芯片尽可能近的地方，若使用磁环能够进一步将系统的模拟电源和数字电源分开。

封装外形图

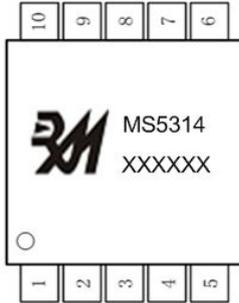
MSOP10:



符号	尺寸 (毫米)		尺寸 (英寸)	
	最小	最大	最小	最大
A	0.820	1.100	0.032	0.043
A1	0.020	0.150	0.001	0.006
A2	0.750	0.950	0.030	0.037
b	0.180	0.280	0.007	0.011
c	0.090	0.230	0.004	0.009
D	2.900	3.100	0.114	0.122
E	2.900	3.100	0.114	0.122
E1	4.750	5.050	0.187	0.199
e	0.50BSC		0.020BSC	
L	0.400	0.800	0.016	0.031
θ	0°	6°	0°	6°

## 包装规范

### 一、印章内容介绍



MS5314: 产品型号

XXXXXX: 生产批号

### 二、印章规范要求

采用激光打印，整体居中且采用 Arial 字体。

### 三、包装规范说明

型号	封装形式	只/卷	卷/盒	只/盒	盒/箱	只/箱
MS5314	MSOP10	3000	1	3000	8	24000



#### MOS电路操作注意事项：

静电在很多地方都会产生，采取下面的预防措施，可以有效防止 MOS 电路由于受静电放电的影响而引起的损坏：

- 1、操作人员要通过防静电腕带接地。
- 2、设备外壳必须接地。
- 3、装配过程中使用的工具必须接地。
- 4、必须采用导体包装或抗静电材料包装或运输。



+86-571-89966911



杭州市滨江区伟业路 1 号  
高新软件园 9 号楼 701 室



[http:// www.relmon.com](http://www.relmon.com)