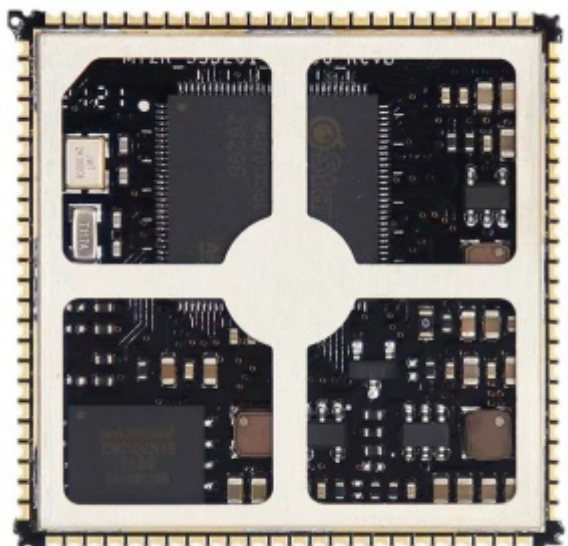


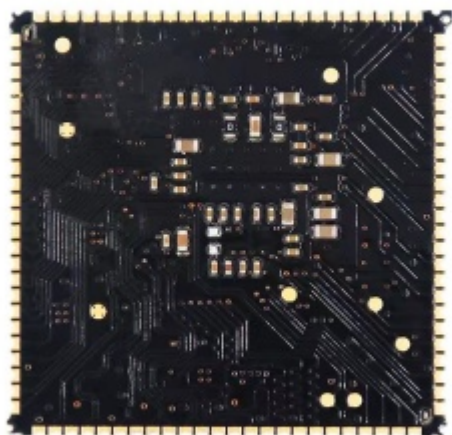
# MYZR-SSD20X-CB096视图

---

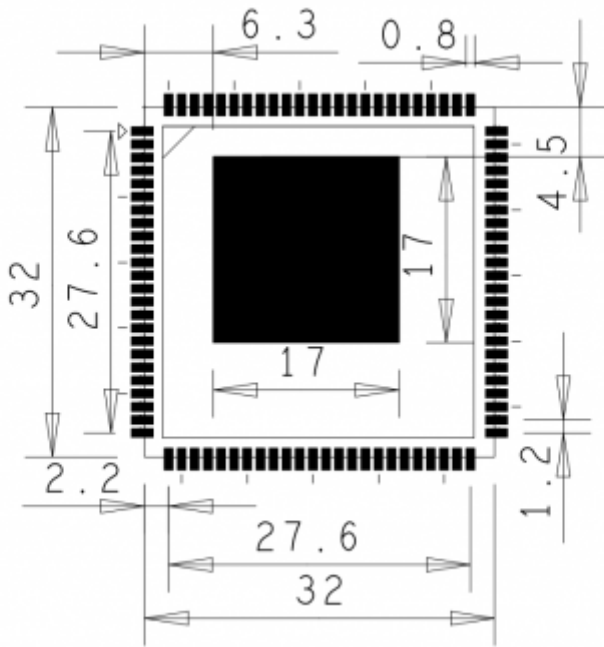
正面



背面



尺寸



# MYZR-SSD20X-CB096参数

## 硬件配置

CPU	SigmaStar SSD202D	消费级
内存	128MB	128MB
存储	128MB nandflash	可扩展256MB

## 供电电源

5V输入

## CPU 功耗

额定功率: 5V==3A

## 温度范围

### 工作温度

- 工业级:  
0°C ~ 70°C

### 存储温度

-60°C ~ 125°C

# 操作系统支持

- Linux

Linux-4.9.84

- QT5.15

# 主控平台详细参数

接口规格		最大可配置接口数	描述
通讯接口	Ethernet	2	10/100Mbps 半双工/全双工, 支持两个以太网端口, 一个内置10/100M以太网PHY, 一个RMII连接外部PHY
	USB	3	2个高速USB host接口
	UART	4	3个通用 UART 和1个带流量控制的快速 UART
	I2C	2	2个I2C master接口
	SPI	1	1个SPI接口
	PWM	4	4个PWM输出接口
	SAR ADC	3	具有 3 通道模拟输入的内置 SAR ADC, 适用于不同类型的应用
	IR	1	一个IR输入接口
	Timer	4	三个通用定时器和一个看门狗定时器
外部存储接口	SDIO 2.0	1	兼容SDIO 2.0, 数据总线1/4位模式; 兼容SD 2.0, 数据总线1/4位模式;
多媒体	TTL	1	TTL支持RGB565/RGB666/RGB888三种格式, 输出高达HD 60fps
	MIPI TX	1	DSI 4 通道, 最大 1.5Gbps, 输出高达 FHD 60fps
	Microphone	1	一个用于麦克风输入的单声道 ADC
	DMIC	2	两个立体声 DMIC 输入
	Lineout	1	一个用于线路输出的立体声 DAC

# 管脚定义&详细功能说明

---

MYZR-SSD20X-CB096

核心板管脚号	核心板管脚定义	管脚电压
1	GPIO8	3.3V
	UART2_RX	
	SPI0_CZ	
2	GPIO9	3.3V
	UART2_TX	
	SPI0_CK	
3	GPIO10	3.3V
	SPI0_DI	
4	GPIO11	3.3V
	SPI0_DO	
5	GPIO12	3.3V
6	GPIO13	3.3V
7	GPIO14	3.3V
8	DMIC_R	3.3V
9	DMIC_L	3.3V
10	DMIC_CLK	3.3V
11	GPIO90	3.3V
12	GND	-
13	SE_XTAL_OUT	3.3V
14	GND	-
15	SAR_GPIO2	3.3V
16	SAR_GPIO0	3.3V
17	PM_IRIN	3.3V
18	PM_RESET	3.3V
19	PM_UART_RX	3.3V
20	PM_UART_TX	3.3V
21	GPIO47	3.3V
22	GPIO48	3.3V
23	UART1_RX	3.3V
24	UART1_TX	3.3V
25	FUART_RX	3.3V
26	FUART_TX	3.3V
27	FUART_CTS	3.3V
28	FUART_RTS	3.3V
29	DP_P1	3.3V
30	DM_P1	3.3V
31	LCD_R0	3.3V
	TTL0	
32	LCD_R1	3.3V
	TTL1	

33	LCD_R2	3.3V
	TTL2	
34	LCD_R3	3.3V
	TTL3	
35	LCD_R4	3.3V
	TTL4	
36	LCD_R5	3.3V
	TTL5	
37	GND	-
38	MIPI_TX_D0P	3.3V
	LCD_R6	
	TTL6	
39	MIPI_TX_D0N	3.3V
	LCD_R7	
	TTL7	
40	MIPI_TX_D1P	3.3V
	LCD_G0	
	TTL8	
41	MIPI_TX_D1N	3.3V
	LCD_G1	
	TTL9	
42	MIPI_TX_CKP	3.3V
	LCD_G2	
	TTL10	
43	MIPI_TX_CKN	3.3V
	LCD_G3	
	TTL11	
44	MIPI_TX_D2P	3.3V
	LCD_G4	
	TTL12	
45	MIPI_TX_D2N	3.3V
	LCD_G5	
	TTL13	
46	MIPI_TX_D3P	3.3V
	LCD_G6	
	TTL14	
47	MIPI_TX_D3N	3.3V
	LCD_G7	
	TTL15	
48	GND	-
49	ETH1_MDIO	3.3V
	LCD_B0	

	TTL16	
50	ETH1_MDC	3.3V
	LCD_B1	
	TTL17	
51	ETH1_COL	3.3V
	LCD_B2	
	TTL18	
52	ETH1_RXD0	3.3V
	LCD_B3	
	TTL19	
53	ETH1_RXD1	3.3V
	LCD_B4	
	TTL20	
54	ETH1_TX_CLK	3.3V
	LCD_B5	
	TTL21	
55	ETH1_TXD0	3.3V
	LCD_B6	
	TTL22	
56	ETH1_TXD1	3.3V
	LCD_B7	
	TTL23	
57	ETH1_TX_EN	3.3V
	LCD_PCLK	
	TTL24	
58	LCD_HSYNC	3.3V
	TTL25	
59	LCD_VSYNC	3.3V
	TTL26	
60	LCD_DE	3.3V
	TTL27	
61	GND	-
62	SD_CDZ	3.3V
63	SD_D1	3.3V
64	SD_D0	3.3V
65	SD_CLK	3.3V
66	SD_CMD	3.3V
67	SD_D3	3.3V
68	SD_D2	3.3V
69	GPIO0	3.3V
70	GPIO1	3.3V

71	GPIO2	3.3V
	I2C1_SCL	
72	GPIO3	3.3V
	I2C1_SDA	
73	5VIN_0	5V 输入
74	5VIN_1	5V 输入
75	5VIN_2	5V 输入
76	GND	-
77	GND	-
78	PM_LED0	3.3V
79	PM_LED1	3.3V
80	ETH_RN	3.3V
81	ETH_RP	3.3V
82	ETH_TN	3.3V
83	ETH_TP	3.3V
84	DP_P2	3.3V
85	DM_P2	3.3V
86	GND	-
87	AUD_LINEOUT_R0	3.3V
88	AUD_LINEOUT_L0	3.3V
89	AUD_MICCM0	3.3V
90	AUD_MICIN0	3.3V
91	GPIO4	3.3V
	PWM0	
92	GPIO5	3.3V
	PWM1	
93	GPIO6	3.3V
	I2C0_SCL	
94	GPIO7	3.3V
	I2C0_SDA	
95	GPIO85	3.3V
96	GPIO86	3.3V